

2.5A 单节锂电池开关模式充电管理

概述

PW4052 是一颗适用于单节锂电池的、具有恒压/恒流充电模式的充电管理 IC。该芯片采用开关型的工作模式，能够为单节锂电池提供快速、高效且简单的充电管理解决方案。

PW4052 采用三段式充电管理，当电池电压低于 2.9V (Typ) 时，采用涓流模式充电，充电电流为满充电流的 2/10 (Typ)；当电池电压高于 2.9V (Typ) 时，采用全电流充电，充电电流由外部的 SENSE 电阻设定；当电池接近浮充电压时，采用恒压充电，充电电流逐渐减小；当充电电流减小至 2/10 (Typ) 电流时，充电完成；如果电池电压降低至再充电电压 4.05V (Typ) 时，PW4052 会再次重启充电；当去掉输入电源时，芯片自动进入休眠模式，电池的漏电电流降至 2uA (Typ)。

PW4052 内置防倒灌功能，不需要额外的外部二极管；PW4052 还设计有欠压保护、芯片过温保护等保护功能；该芯片提供 SOP8-EP 封装。

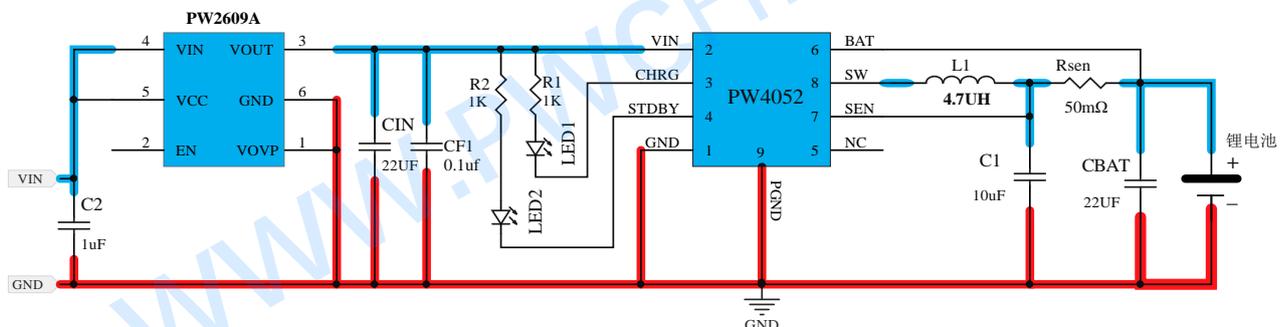
特点

- 输入电压范围：4.7V~5.5V；
- 恒压/恒流模式充电；
- 1MHz (Typ) 固定开关频率；
- 充电效率高达 90%以上
- 内置防倒灌功能，不需要外部二极管；
- 充电电压 4.2V±1%
- 充电电流外部可设置；
- 涓流充电；
- 自动再充电；
- 休眠模式；
- 双灯显示充电状态
- 欠压保护
- 过温保护
- 3A充电电流产品PW4036

应用

- 备用电源；
- 便携式设备；
- 锂电池充电器；
- 手持设备

典型应用电路



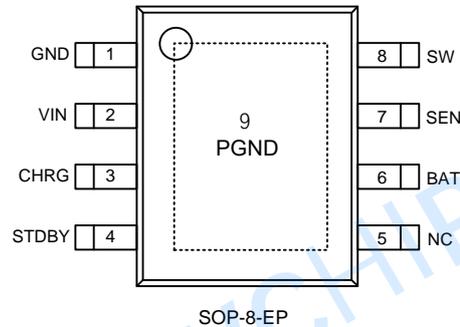
$IBAT=100mV / R_{sen}$ ，例： $R_{sen} = 50mR$ ， $IBAT=2A$ 。

Note: 1, $CIN \geq 10uF$ 不可省略， CIN 必须靠近 2 PIN 引脚， CIN 的接地端也必须靠近 1 PIN 引脚。

2, 芯片底部焊盘为功率地，必须焊接。



封装和引脚



编号	引脚名称	引脚功能
1	GND	芯片地
2	VIN	电源输入端
3	CHRG	充电指示端；充电时为下拉，截止为高阻态
4	STDBY	充电指示端；充电时为高电平，截止为下拉
5	NC	空脚
6	BAT	电池电压反馈输入端（电池正极）
7	SEN	充电电流设置引脚（IBAT=100mV/Rsen）
8	SW	开关输出端
9	PGND	功率地

极限参数

- 输入电源电压 V_{IN} -0.3~6.5V
- 输入/输出引脚电压引脚 -0.3~6.5V
- VIN/GND/SW 端输入输出电流 $I_{VIN/GND/SW}$ 3.0 A
- 结工作温度 T_J -40~150°C
- 储存温度 -55°C~150°C
- 焊接温度（锡焊，10 秒） 260°C

注：超出所列的极限参数可能导致器件的永久性损坏。以上给出的仅仅是极限范围，在这样的极限条件下工作，器件的技术指标将得不到保证，长期在这种条件下还会影响器件的可靠性。

推荐工作范围

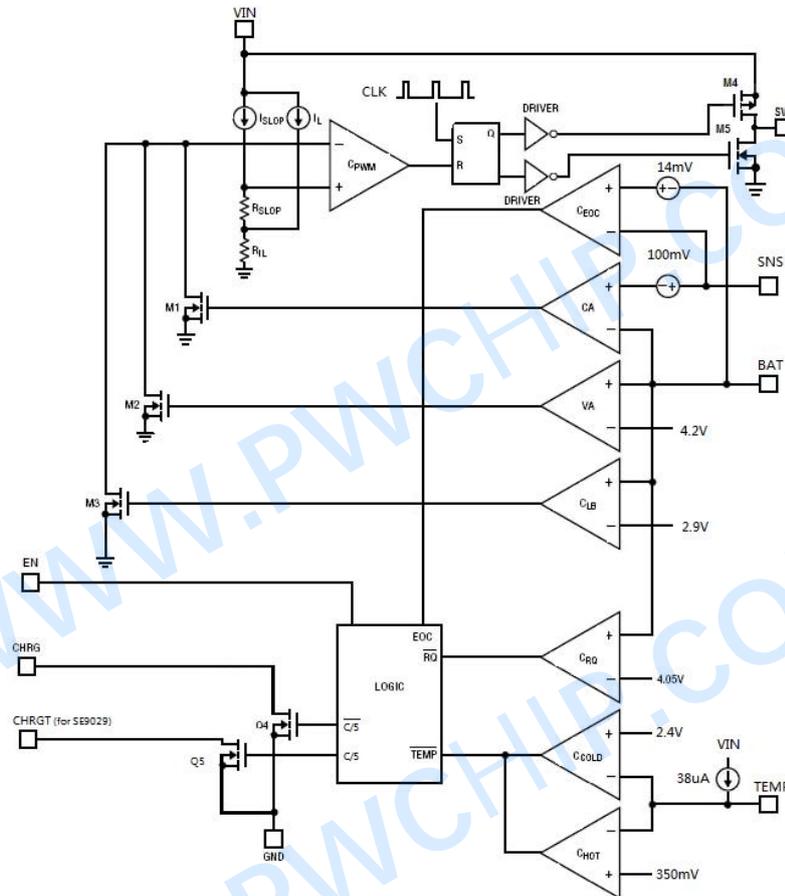
- 输入电源电压 V_{CC} 4.7V~5.5V
- 结工作温度 T_J -20~125°C

电气特性

(除非特别注明, 典型值的测试条件为: VIN=5V, TJ = 25°C。)

符号	参数	条件	最小	典型	最大	单位
VIN	输入电压		4.7	5.0	5.5	V
UVLO	欠压保护	From VCC Low to High		3.75		V
VUVHYS	欠压保护阈值			160		mV
IIN	静态电流	充电模式	-	450		μA
		待机模式 (充电中止)		170		μA
		休眠模式 (Vin<VBAT,或 Vin<Vuvlo)		110		μA
IBAT	BAT 电流	充电状态 (Rsen=0.1Ω)		1000		mA
		待机模式(充电中止)		± 2		uA
		休眠模式 (Vin<VBAT,或 Vn<Vuvlo)		± 2		uA
VFLOAT	电池浮充电压	IOUT=0.3A (Rsen=0.1Ω)	4.158	4.2	4.242	V
VSEN(CHR)	恒流采样电压	3V≤VBAT≤4V		100		mV
VSEN(TRKL)	涓流采样电压	VBAT=2.7V		20		mV
VTRKL	涓流充电电压阈值	VBAT 上升		2.9		V
VASD	自动关断阈值	VIN-VBAT		100		mV
RPMOS	P MOSFET 导通电阻			140		mΩ
RNMOS	N MOSFET 导通电阻			100		mΩ
Δ VRECHRG	再充电阈值	VFLOAT -VRECHRG, VBAT 下降		200		mV
FOSC	开关频率			1.0		MHz
DC	最大占空比				100	%
OTP	热关断阈值			140		°C
Tss	软启动时间			200		uS
Tterm	终止比较器滤波时间			0.5		mS
Vchrg	CHRG 引脚输出低电压	Ichrg=5mA		0.2	0.6	V
Vstdby	STDBY 引脚输出低电压	Istdby=5mA		0.2	0.6	V

功能框图



原理描述

PW4052 是一款恒流/恒压锂电池充电控制器，采用了电流模式 PWM 降压开关型架构，其充电电流由外接于 SEN 和 BAT 引脚的检测电阻来设定，单节电池的浮充电压由内部设定为 4.20V(典型值)。

当 VIN 输入电压比电池电压高 100mV 以上时，充电周期开始；在充电周期开始时，如果电池电压低于涓流充电阈值，充电 IC 进入涓流充电模式，涓流充电电流由芯片内部设定为 2/10 的满充电流。当电池电压超过涓流充电阈值，充电器进入满充恒流充电模式；在恒流充电模式中，充电电流通过外部的检测电阻 R5 和一个内部 100mV 的参考电压来设定：

$$I_{BAT} = 100\text{mV}/R_{sen}$$

当电池电压接近于浮充电压时，充电电流开始减小。当充电电流降低到 2/10 的满充电流时，充电周期终止，内部比较器会关断 CHRG 脚处的下拉 NMOSFET，CHRG 脚为高阻抗。如果要重新启动充电周期，可以去掉输入电压并重新输入或将充电器关断片刻。同样，如果电池的电压降低到再充电阈电压以下时，一个新的充电周期又开始。电池充满后，如果输入电压未去除，则关断充电器；当输入电压去除时，充电器则进入休眠模式，这样极大地减小了电池电流消耗且增加了待机时间。电控制 N-MOSFET 管 Q2 导通。这时，既可以使用充电器对电池充电，也可以通过负载使电池放电。

工作流程图

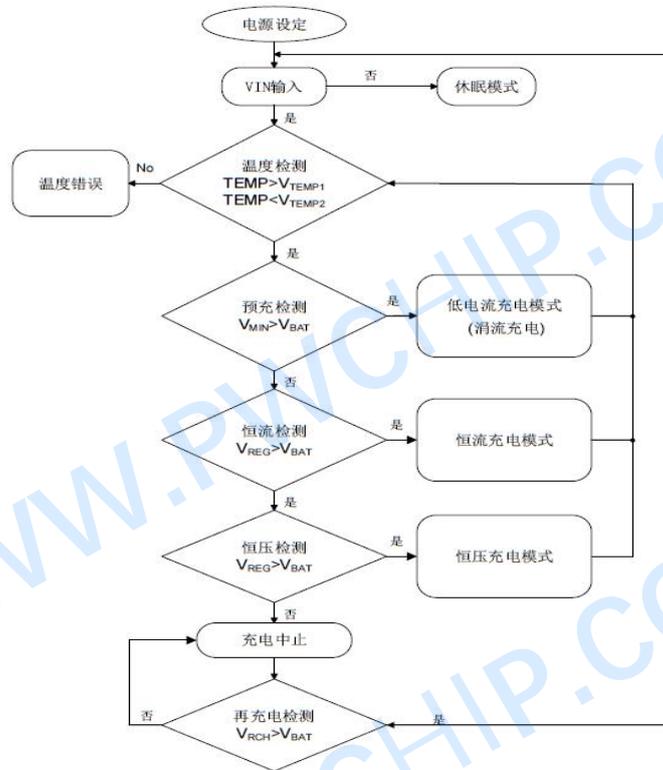


图1 工作流程图

充电条件和模式

PW4052 实时检测电池电压。如果电池电压比最小涓流电压阈值低，PW4052 会在涓流模式下对电池进行充电，涓流电流为 10%的满额充电电流，图 2 为一个典型的充电流程图

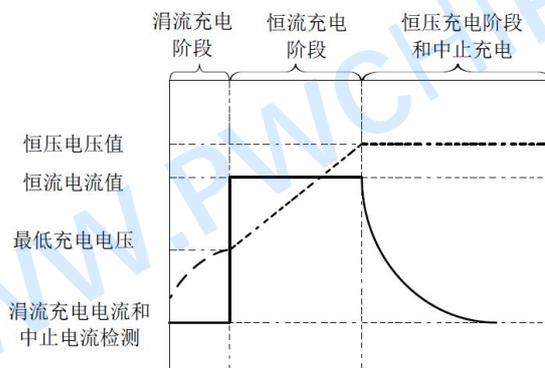


图 2:典型充电流程图

充电终止和再充电

PW4052 在恒压充电阶段实时检测充电电流，在充电电流下降到充电中止电流阈值时充电中止且显示充电结束信号。当电池电压再下降到 4.0V(4.2V 产品) 时芯片对电池进行再充电。

充电状态显示

PW4052 通过 CHRG 脚和 STDBY 脚的输出状态显示不同的充电过程。表 1 总结了 CHRG 脚和 STDBY 的各个工作状态。可以驱动一个或两个 LED 灯来显示不同的状态。

表 1. CHRG/STDBY 工作模式

充电状态	CHRG 脚状态	STDBY 脚状态
涓流和恒流充电进程中	低	高阻
充电完成	高阻	低
温度检测错误或休眠模式	高阻	高阻

自动关断电压 (VASD)

当输入电压和电池电压 VBAT 的压差低于 100 mV 时，IC 将进入自动关断模式。

涓流充电

在充电周期开始时，如果电池电压小于涓流充电阈值，芯片直接进入涓流充电模式，此充电电流至为 20% 的恒流满额电流。

输入和输出电容

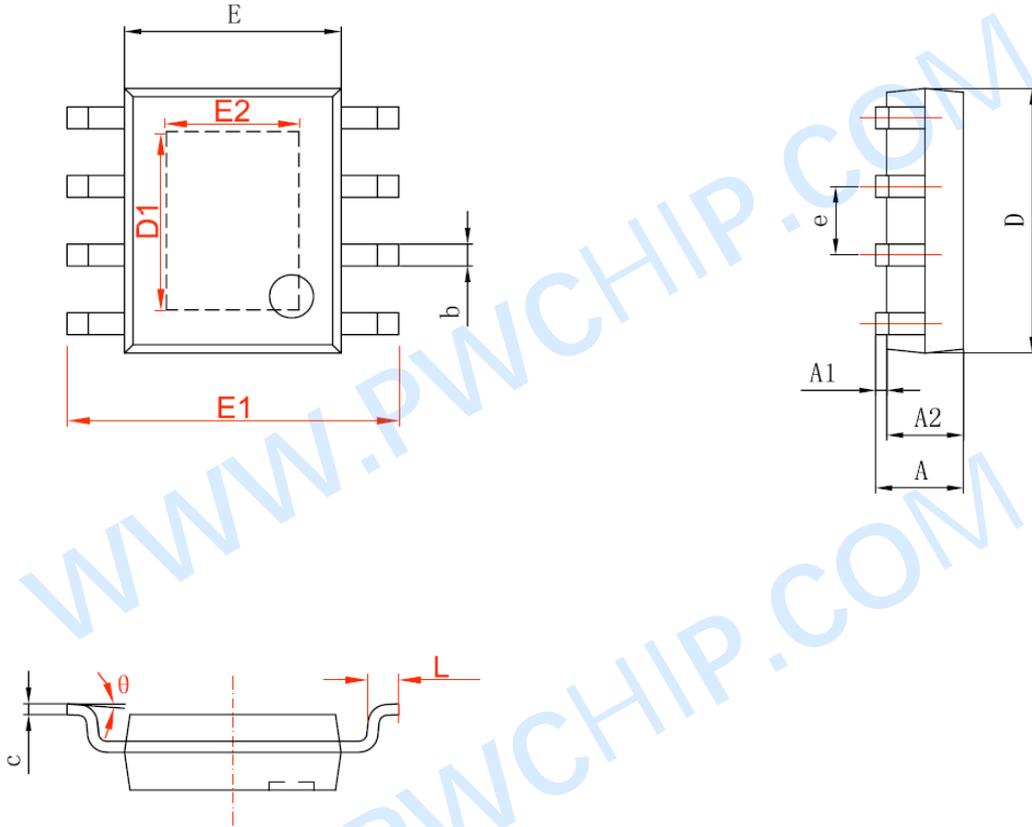
输入电容 CIN 是用来吸收转换器所有的输入开关纹波电流，不可以省掉。它必须具有足够的纹波电流等级。最坏情况下的纹波电流有效值近似于输出充电电流的一半。实际电容的值大小不是关键。固体钽电容在相对小的 SMT 封装上具有很高的纹波电流等级。但其作为输入旁路电容时必须谨慎。当适配器电源热插入到充电器时会产生较高的输入浪涌电流，而固体钽电容在遭受非常高的开启浪涌电流时有令人熟悉的失效机制。选择最高电压等级的电容可能会使此问题最小化。可在使用之前请教制造商。输出电容 COUT 的选择主要由使纹波电压和负载阶跃响应最小化的等效串联电阻 (ESR) 来确定的。输出的纹波电压近似由下式限定：

$$\Delta V_{OUT} \leq \Delta I_L \left(ESR + \frac{1}{8f_{OSC} C_{OUT}} \right)$$

因为 ΔI_L 随输入电压增大而增大，输入电压最大时输出纹波最高。一般来说，只要 ESR 满足要求，电容将足以用来滤波和满足必须的 RMS 电流。开关纹波电流依靠输出电容的 ESR 和电池的阻抗在电池和输出电容之间分流。通常考虑 EMI 满足电池上最小纹波电流要求。磁珠或电感在 1MHz 的开关频率下会增加电池的阻抗。如果输出电容的 ESR 为 0.2Ω，在有磁珠或电感时，电池阻抗上升到 4Ω 时，只有 5% 的纹波电流会流进电池。

封装

SOP8-EP



字符	Dimensions In Millimeters		Dimensions In Inches	
	Min	Max	Min	Max
A	1.350	1.750	0.053	0.069
A1	0.050	0.150	0.002	0.006
A2	1.350	1.550	0.053	0.061
b	0.330	0.510	0.013	0.020
c	0.170	0.250	0.007	0.010
D	4.700	5.100	0.185	0.200
D1	3.202	3.402	0.126	0.134
E	3.800	4.000	0.150	0.157
E1	5.800	6.200	0.228	0.244
E2	2.313	2.513	0.091	0.099
e	1.270 (BSC)		0.050 (BSC)	
L	0.400	1.270	0.016	0.050
θ	0°	8°	0°	8°

NOTE:

Preliminary and all contents are subject to change without prior notice.

IMPORTANT NOTICE

Wuxi PWChip Semi Technology CO., LTD (PW) reserves the right to make corrections, modifications, enhancements, improvements, and other changes to its products and services at any time and to discontinue any products or services. Customers should obtain the latest relevant information before placing orders and should verify that such information is current and complete.

PW assumes no liability for applications assistance or customer product design. Customers are responsible for their products and applications using PW components.

PW products are not authorized for use in safety-critical applications (such as life support devices or systems) where a failure of the PW product would reasonably be expected to affect the safety or effectiveness of that devices or systems.

The information included herein is believed to be accurate and reliable. However, PW assumes no responsibility for its use; nor for any infringement of patents or other rights of third parties which may result from its use.

WWW.PWCHIP.COM